

修订记录

Date	Version	Revision
2019/9/20	6.01.01.21R2	优化通道自校正问题
2017/4/7	6.01.01.19	<ol style="list-style-type: none">1. 解决插值时基下，stop 后，math 点显波形会异常的问题2. 解决波兰语下没有“添加测量”的选项的问题3. 解决交替模式下，接入 500Hz 信号，当主时基大于等于 1ms 时，频率为 500KHz 的问题
2016/10/20	6.01.01.18	<ol style="list-style-type: none">1. 解决随着通道零平线与屏幕中心间距加大，波形和游标偏离的问题2. 解决 zoom 下点显，按 stop 后视窗波形采样率在变的问题3. 解决全部测量开启，信源选择为关闭的通道，2 次重启后会出现停在开机画面（程序跑飞）的问题4. 更新 FPGA 版本，解决旋钮丢键值的问题5. BMP 由 24bits 改成 16bits
2015/11/30	6.01.01.08	<ol style="list-style-type: none">1. 第一个正式版本

版本兼容性

Source Version	Object Version	Compatibility
-------------------	-------------------	---------------

升级指导

需要把.ADS 文件重命名，保证文件名长度小于等于 8 个字符，然后再进行升级。